

番号	訂正箇所		原文	訂正文
	ページ	行		
1	17	5	16ビット浮動小数点数の形式である。	16ビット浮動小数点数の形式 <sup>①</sup> である。
	17	6	5ビットを <sup>①</sup> 指数部 <sup>②</sup> , 10ビットを <sup>③</sup> 仮数部とし,	(現在の p.17 側注 <sup>①</sup> の上に, 新規の側注追加) <sup>①</sup> 米国電気電子学会が定めた IEEE754 の規格では, ここで扱った 16ビット形式のほか, 32ビット(符号1ビット, 指数部 8ビット, 仮数部 23ビット)などで表す方法が規定されている。
	17	注1 注2	<sup>①</sup> exponent part <sup>②</sup> mantissa part	(注番号変更) 5ビットを <sup>②</sup> 指数部 <sup>③</sup> , 10ビットを <sup>③</sup> 仮数部とし,  <sup>②</sup> exponent part <sup>③</sup> mantissa part